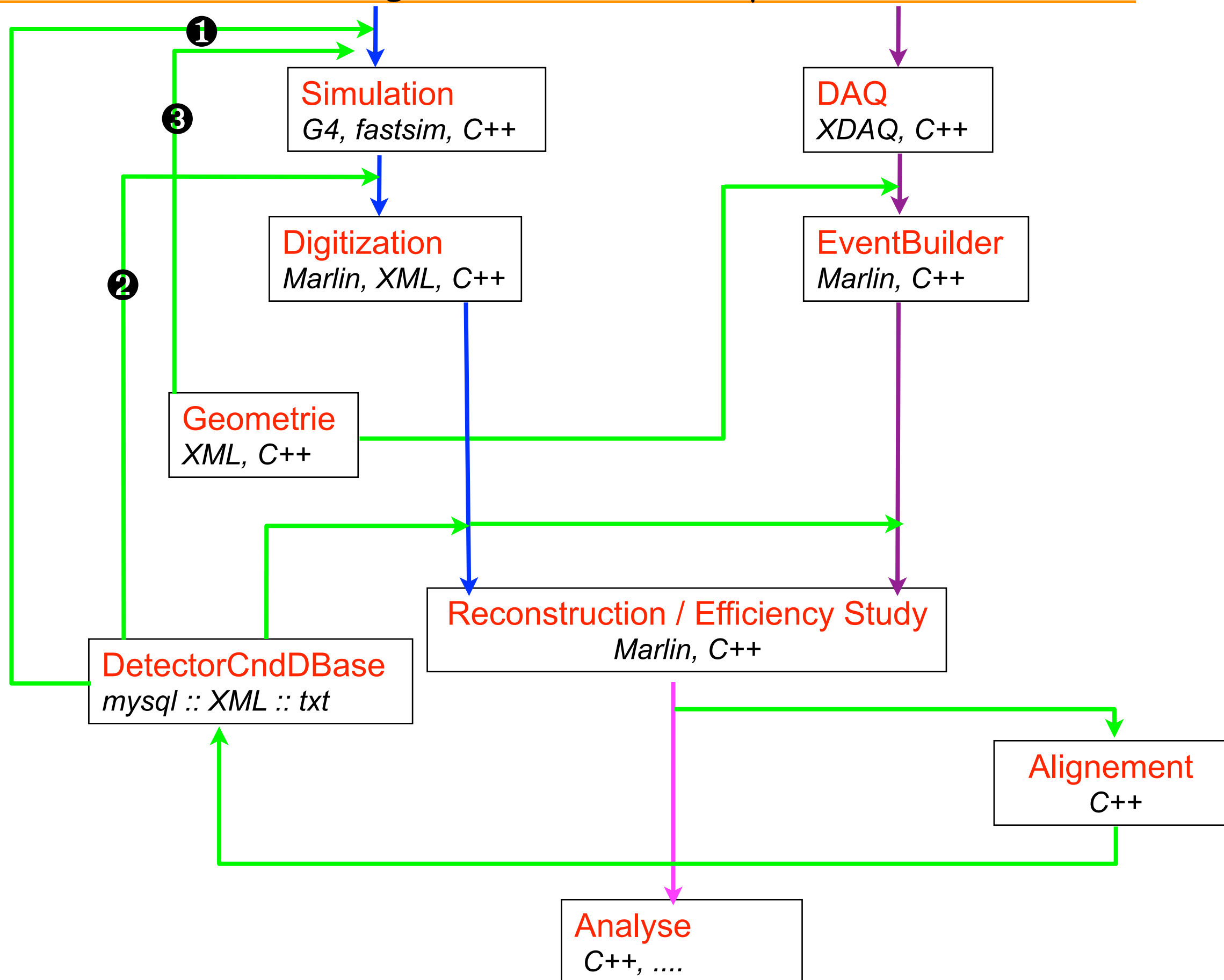
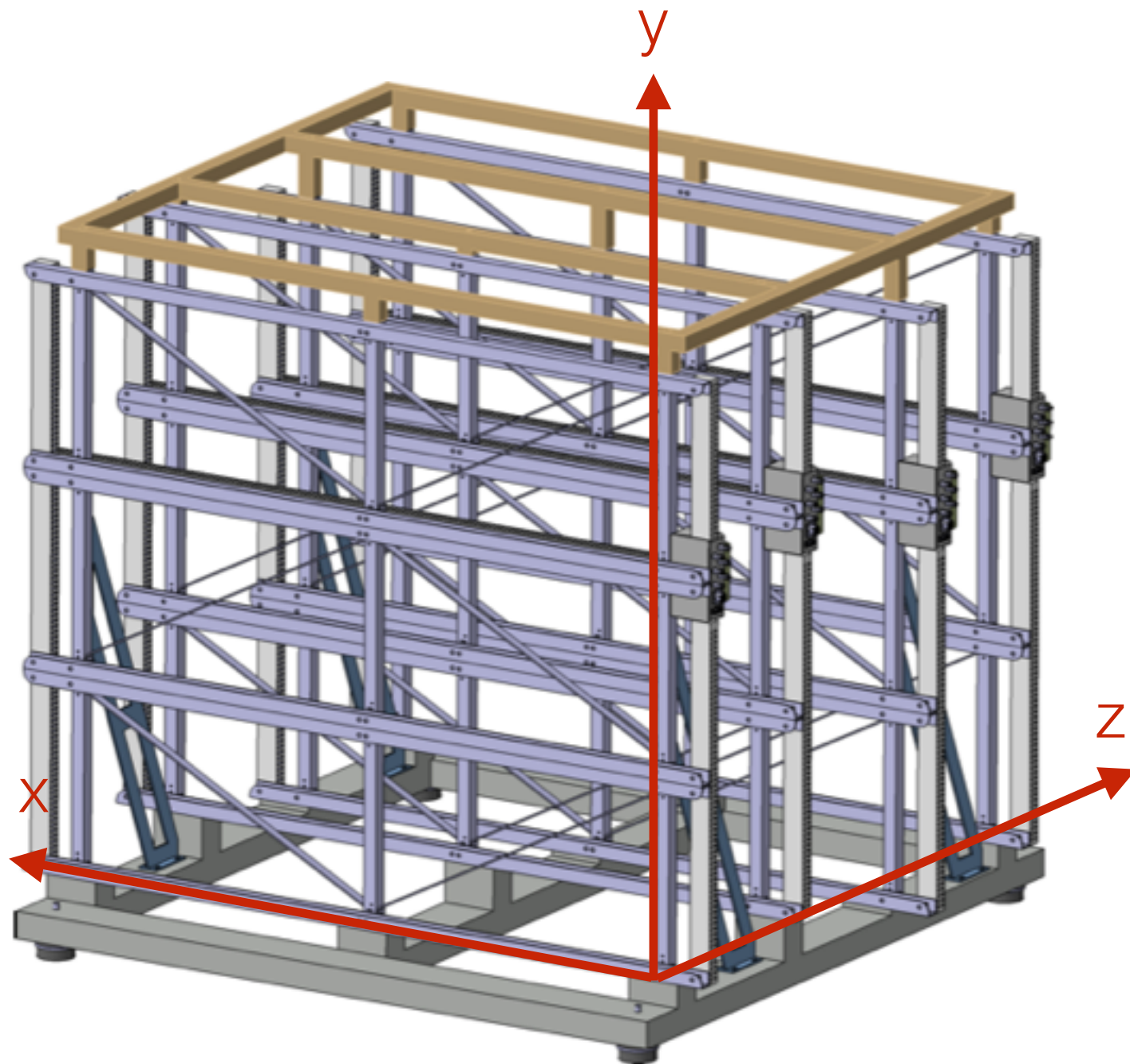
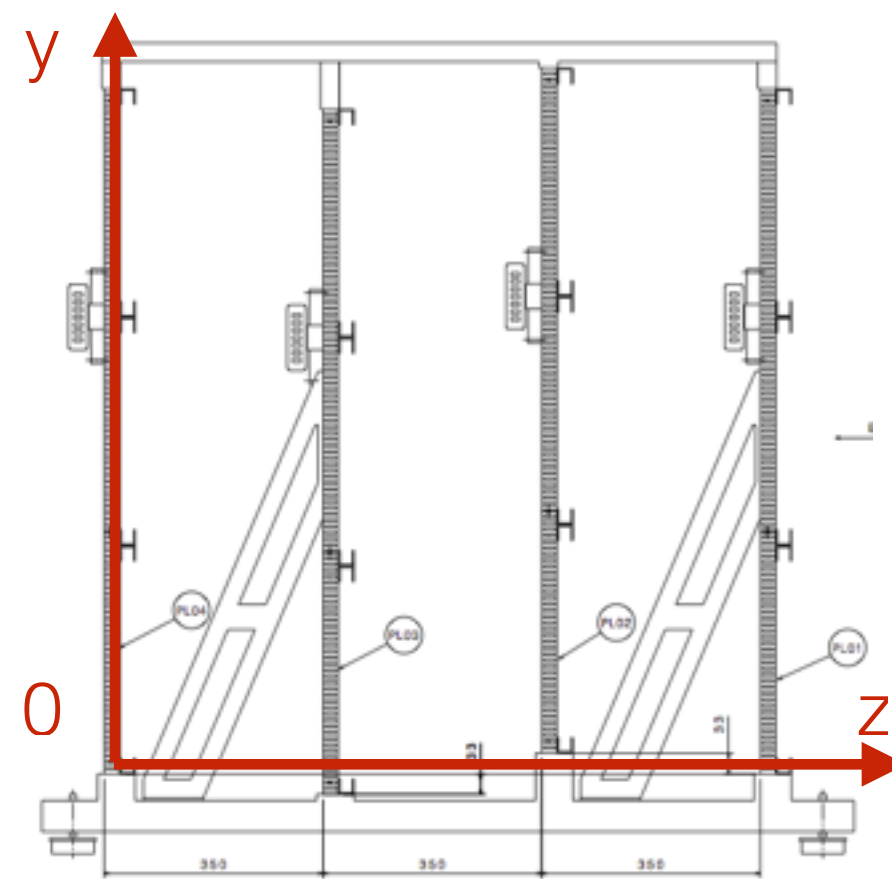


Organisation du soft





Détecteur \equiv n plans de détection parallèles
 un plan de détection \equiv matrice 2D de chambres
 une chambre \equiv matrice 2D d'ASICs
 un ASIC \equiv matrice 8x8 de pads de lecture

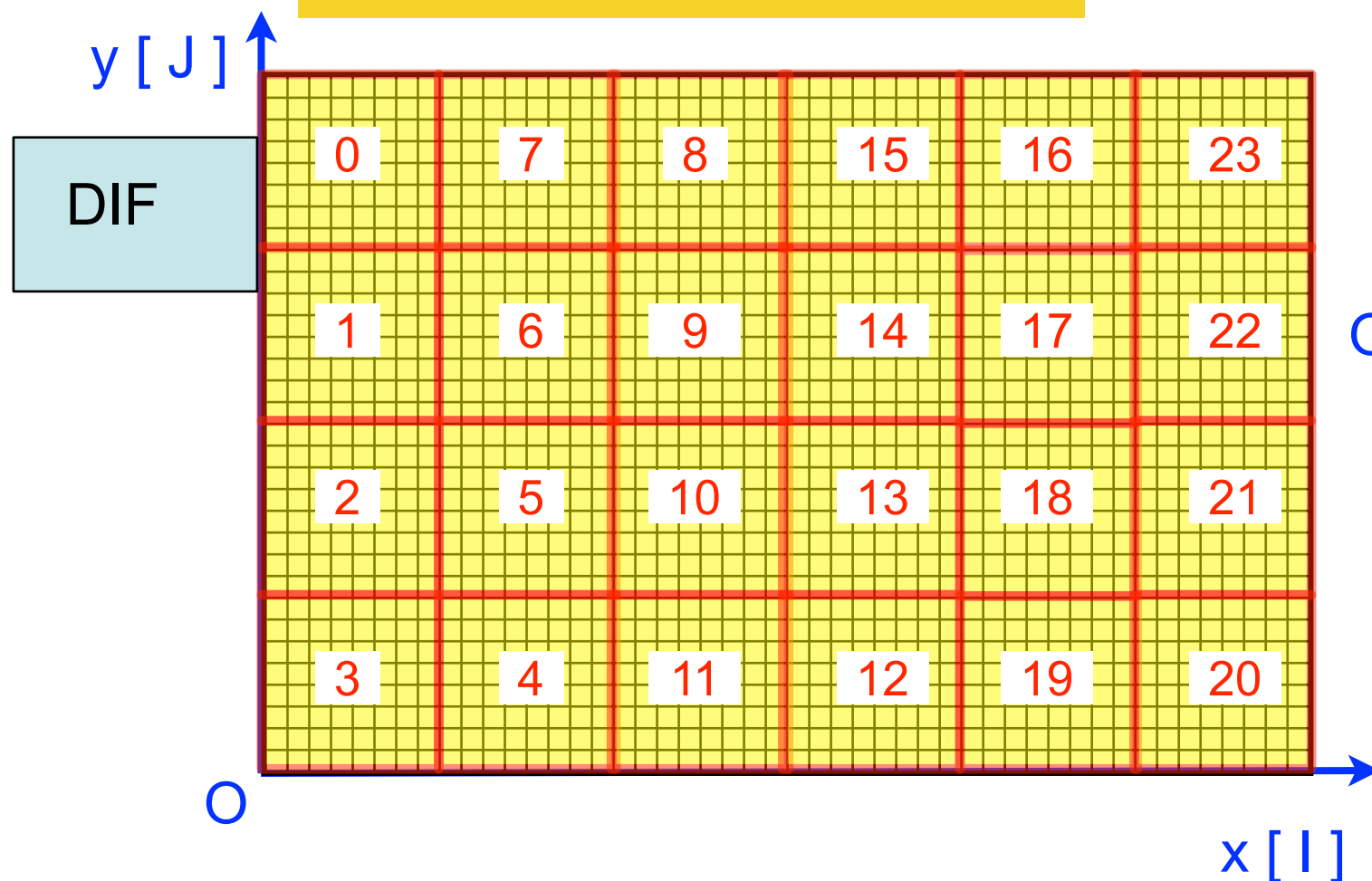


Référentiel plan de détection

Chambre 28 DIF 221 ASU 12	Chambre 29 DIF 235 ASU 13
Chambre 21 DIF 242 ASU 24	Chambre 13 DIF 220 ASU 15
Chambre 25 DIF 219 ASU 4	Chambre 1 DIF 243 ASU 1

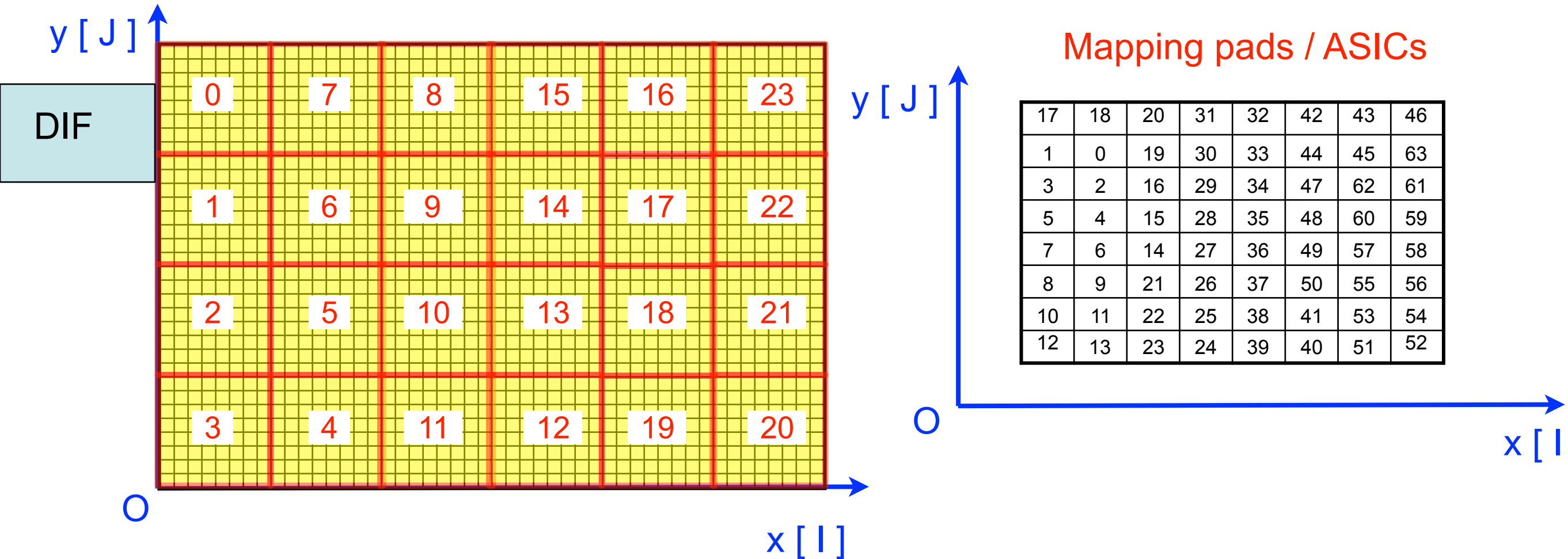
Référentiel du détecteur \rightarrow Référentiel des plans \rightarrow Référentiel des chambres \rightarrow Référentiel des ASICs

Référentiel d'une chambre



Référentiel d'un ASIC

17	18	20	31	32	42	43	46
1	0	19	30	33	44	45	63
3	2	16	29	34	47	62	61
5	4	15	28	35	48	60	59
7	6	14	27	36	49	57	58
8	9	21	26	37	50	55	56
10	11	22	25	38	41	53	54
12	13	23	24	39	40	51	52



1 cellule de détection (pad) peut être représentée comme:

$$(DIF, ASIC, pad) == (colonne iX, ligne iY, layer iZ) == (x, y, z)$$

Le module fournit les méthodes pour passer d'une représentation à l'autre

Implémentation: C++, indépendante de G4, Root ou Icio